

DN819

I²L 汎用分周器 / I²L Frequency Divider

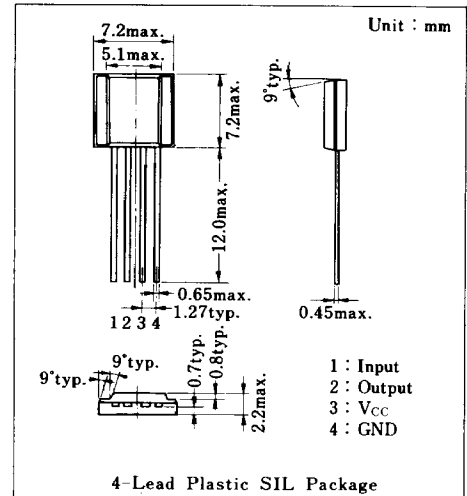
■ 概要 / Description

DN819 は、I²L (Integrated Injection Logic) による低消費電力の T フリップフロップで、電子楽器や計測制御機器などの分周器に適した半導体集積回路です。

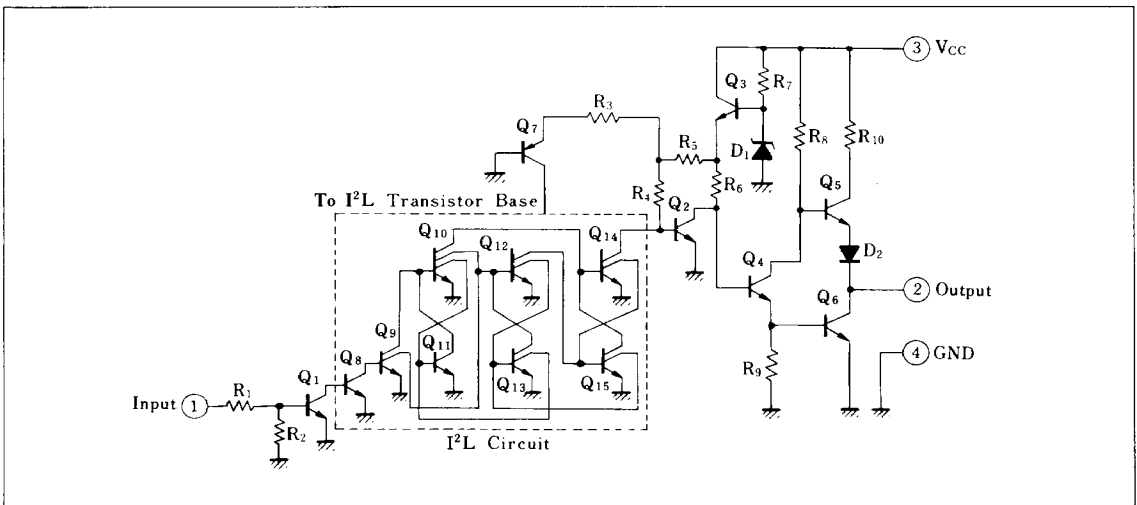
The DN819 is a low power T Flip-Flop fabricated using I²L process.

■ 特徴

- 電源電圧の範囲が広い ($V_{CC}=4\sim16\text{ V}$)
- 低消費電力 ($P_D=25\text{ mW}$: $V_{CC}=16\text{ V}$ 時)
- 4 ピン薄形 (2.2 mm (max.)) プラスチックパッケージ



■ 等価回路 / Schematic Diagram



■ 絶対最大定格 / Absolute Maximum Ratings ($T_a = 25^\circ\text{C}$)

Item		Symbol	Rating		Unit
電 圧	電源電圧	V_{CC}	16		V
	入力電圧*	V_{I-4}	0	16	V
電 流	電源電流	I_{CC}	13		mA
	出力電流	I_O	-10	5	mA
許容損失		P_D	150		mW
温 度	動作周囲温度	T_{opr}	$-20 \sim +75$		$^\circ\text{C}$
	保存温度	T_{stg}	$-55 \sim +125$		$^\circ\text{C}$

* $V_{I-4} \leq V_{CC}$ であること。

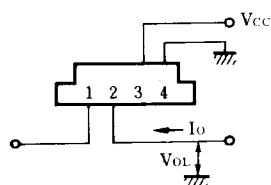
■ 電気的特性 / Electrical Characteristics ($T_a = 25^\circ\text{C}$)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
出力電圧ローレベル	$V_{OL(1)}$	1	$V_{CC} = 16\text{V}, I_O = 1\text{mA}$			0.4	V
	$V_{OL(2)}$	1	$V_{CC} = 12\text{V}, I_O = 1\text{mA}$			0.4	V
	$V_{OL(3)}$	1	$V_{CC} = 4\text{V}, I_O = 1\text{mA}$			0.4	V
出力電圧ハイレベル	$V_{OH(1)}$	2	$V_{CC} = 16\text{V}, I_O = -2\text{mA}$	11			V
	$V_{OH(2)}$	2	$V_{CC} = 12\text{V}, I_O = -1.45\text{mA}$	8			V
	$V_{OH(3)}$	2	$V_{CC} = 4\text{V}, I_O = -0.33\text{mA}$	2.2			V
出力ローレベル電源電流	$I_{CCL(1)}$	3	$V_{CC} = 16\text{V}$			3	mA
	$I_{CCL(2)}$	3	$V_{CC} = 12\text{V}$			2.6	mA
	$I_{CCL(3)}$	3	$V_{CC} = 4\text{V}$			1	mA
出力ハイレベル電源電流	$I_{CCH(1)}$	3	$V_{CC} = 16\text{V}$			3	mA
	$I_{CCH(2)}$	3	$V_{CC} = 12\text{V}$			2.6	mA
	$I_{CCH(3)}$	3	$V_{CC} = 4\text{V}$			1	mA
入力電流ローレベル	$-I_{IL(1)}$	4	$V_{CC} = 16\text{V}, V_{IL} = 0\text{V}$			10	μA
	$-I_{IL(2)}$	4	$V_{CC} = 12\text{V}, V_{IL} = 0\text{V}$			10	μA
入力電流ハイレベル	$I_{IH(1)}$	5	$V_{CC} = 16\text{V}, V_{IH} = 16\text{V}$			1.5	mA
	$I_{IH(2)}$	5	$V_{CC} = 12\text{V}, V_{IH} = 12\text{V}$			1.1	mA
周波数 (max.)	f	6			0.2		MHz

■ 使用上の注意事項

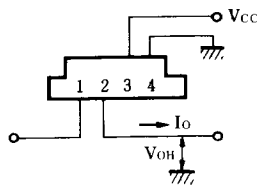
1. 入力端子に電源電圧より高い電圧を印加しないでください。
2. 入力信号の立ち上がり、立下り時間を $1\mu\text{s/V}$ 以下でご使用ください。
3. 電源回路に $1\mu\text{F}$ 程度の容量を入れてご使用ください。

Test Circuit 1 (V_{OL})



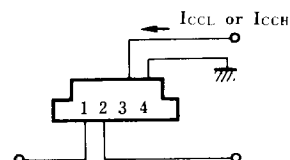
注) 出力を "L" レベルにしたのち測定する。

Test Circuit 2 (V_{OH})



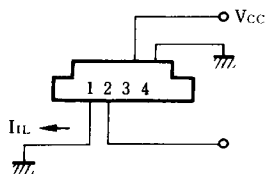
注) 出力を "H" レベルにしたのち測定する。

Test Circuit 3 (I_{CCL}, I_{CCH})

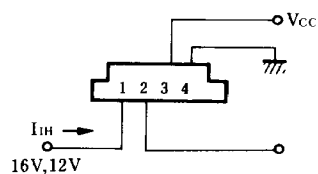


注) I_{CCL} : 出力が "L" レベルのとき
 I_{CCH} : 出力が "H" レベルのとき

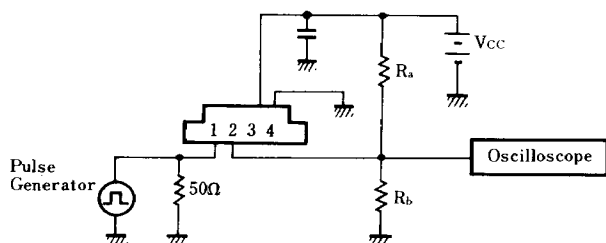
Test Circuit 4 (I_{IL})



Test Circuit 5 (I_{IH})



Test Circuit 6 (f)



注) 試験条件

V_{CC} : 16 V, 12 V, 4 V

入力 : $V_I = 1.5 V_{p-p}$ (オフセット 0.5 V)

$f = 200 \text{ kHz}$

$t_f = t_r = 1.2 \mu s$

t_w (duty) = 50 %

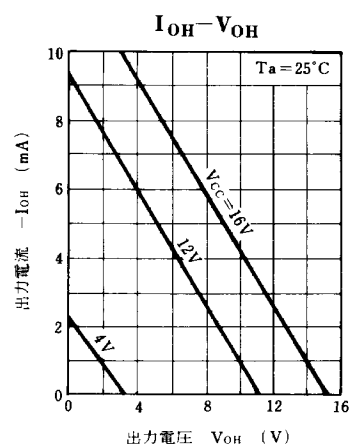
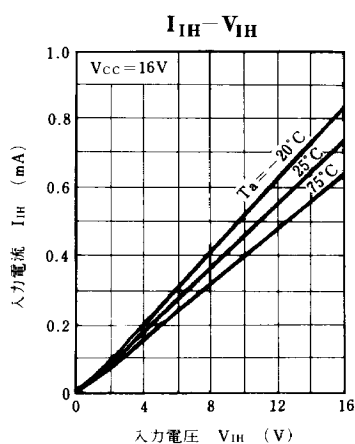
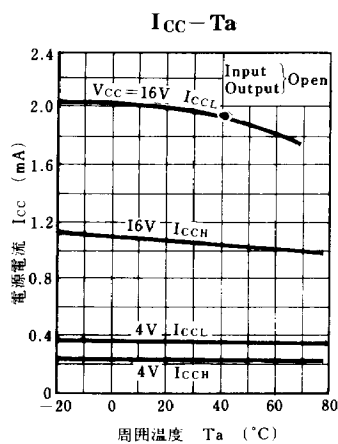
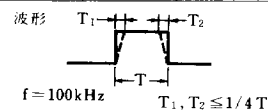
$Z_O = 50 \Omega$

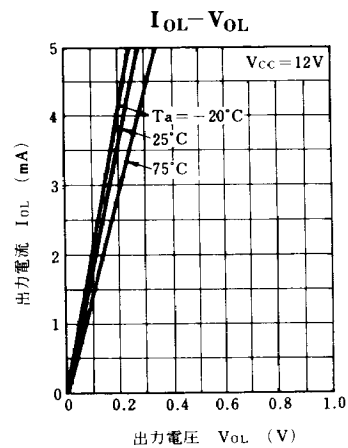
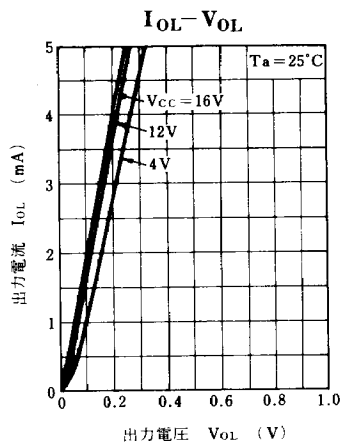
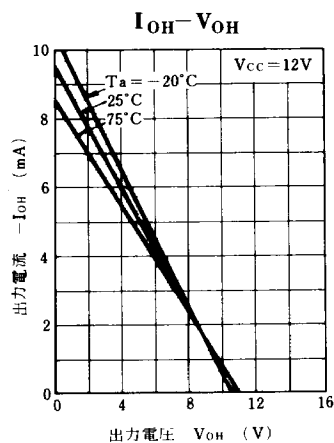
出力 :

V_{CC} (V)	R_a (k Ω)	R_b (k Ω)
16	13	4.7
12	10	4.4
4	3	2.4

規格 :

V_{CC} (V)	V_{OH} (V)	V_{OL} (V)
16	> 1H	< 0.4
12	> 8	< 0.4
4	> 2.2	< 0.4





■ 応用回路例 / Application Circuit

