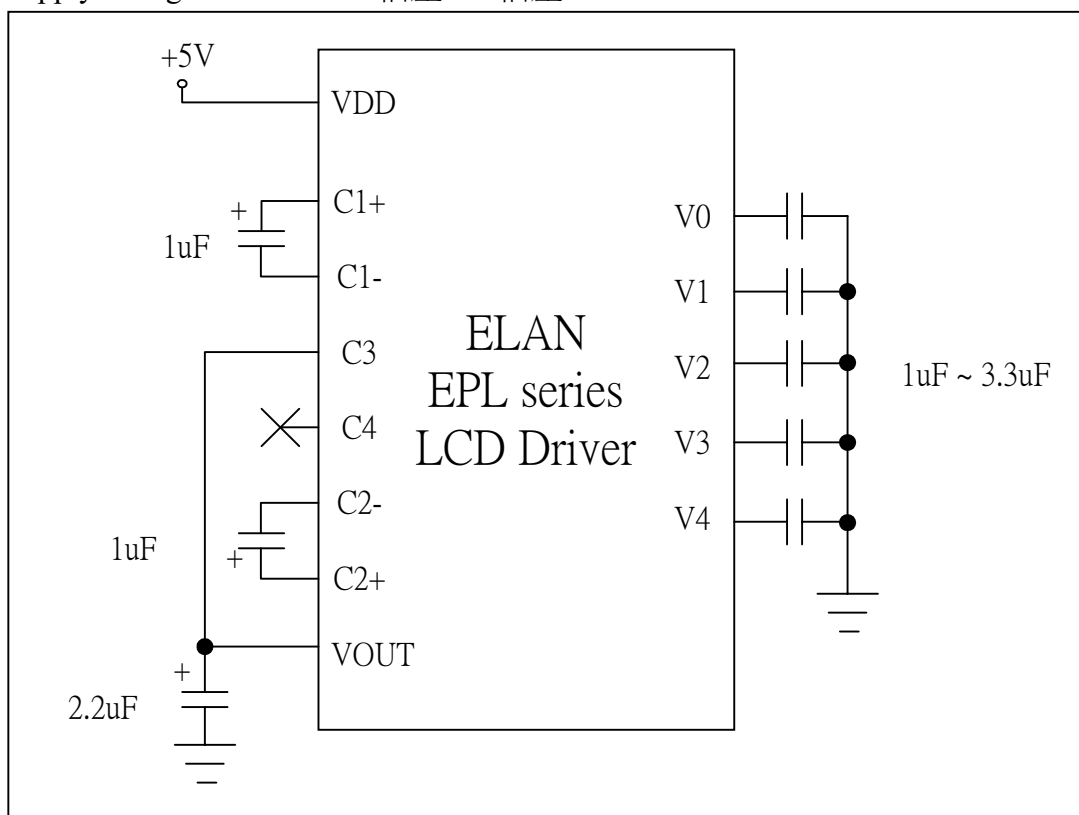




EPL series layout 注意下列幾項：

1. C1-C5 pin 雖然有些 pin 未使用，希望也將該 pin 保留出 pin pad。
2. V0 ~ V4 pin 連接 C 到地(Vss)，C 值 (1~3.3uF) 請試一個理想值。
3. Vout pin 連接 C 到地(Vss)，C 值 (2.2uF)其餘 C 為(1uF)。
4. Vdd = 3V 時 LCD module 請改成 5 倍壓 duty 選擇 1/9。
5. EPL series supply voltage 2.2 ~ 5.5V，但使用 VDD = 5V 時 EPL series 不可超過 3 倍壓，如使用 VDD = 3V 時 EPL series 就可使用在 5 倍壓。
6. EPL series TEST(75) pin 請接地。

Supply voltage = 5V，LCD 倍壓 = 3 倍壓。





義隆電子股份有限公司 ELAN MICROELECTRONICS CORP.

HSIN-CHU: NO. 12, INNOVATION RD. 1,
SCIENCE-BASED INDUSTRIAL PARK,
HSINCHU, TAIWAN, R. O. C.
TEL: 886-3-5639977
FAX: 886-3-5780617
TAIPEI: 3F, NO. 178, MIN SHENG E. RD
SEC. 2, TAIPEI, TAIWAN, R. O. C.
TEL: 886-2-25019108
FAX: 886-2-25019131

Supply voltage = 3V , LCD 倍壓 = 5 倍壓。

